37	AAA
D5 0A	AAD
D5 ib	AAD imm
D4 0A	AAM
D4 ib	AAM imm
3F	AAS
10 /r	ADC r/m8,reg8
o16 11 /r	ADC r/m16,reg16
o32 11 /r	ADC r/m32,reg32
12 /r	ADC reg8,r/m8
o16 13 /r	ADC reg16,r/m16
o32 13 /r	ADC reg32,r/m32
80 /2 ib	ADC r/m8,imm8
o16 81 /2 iw	ADC r/m16,imm16
o32 81 /2 id	ADC r/m32,imm32
o16 83 /2 ib	ADC r/m16,imm8
o32 83 /2 ib	ADC r/m32,imm8
14 ib	ADC AL,imm8
o16 15 iw	ADC AX,imm16
o32 15 id	ADC EAX,imm32
00 /r	ADD r/m8,reg8
o16 01 /r	ADD r/m16,reg16
o32 01 /r	ADD r/m32,reg32
02 /r	ADD reg8,r/m8
o16 03 /r	ADD reg16,r/m16
o32 03 /r	ADD reg32,r/m32
80 /0 ib	ADD r/m8,imm8
o16 81 /0 iw	ADD r/m16,imm16
o32 81 /0 id	ADD r/m32,imm32
o16 83 /0 ib	ADD r/m16,imm8
o32 83 /0 ib	ADD r/m32,imm8
04 ib	ADD AL,imm8
o16 05 iw	ADD AX,imm16
o32 05 id	ADD EAX,imm32
66 0F 58 /r	ADDPD xmmreg,r/m128
0F 58 /r	ADDPS xmmreg,r/m128
F2 0F 58 /r	ADDSD xmmreg,xmmreg/m64
F3 0F 58 /r	ADDSS xmmreg,xmmreg/m32
66 0F D0 /r	ADDSUBPD xmm1, xmm2/m128
F2 0F D0 /r	ADDSUBPS xmm1, xmm2/m128
20 /r	AND r/m8,reg8
o16 21 /r	AND r/m16,reg16
o32 21 /r	AND r/m32,reg32
22 /r	AND reg8,r/m8
o16 23 /r	AND reg16,r/m16
o32 23 /r	AND reg32,r/m32
80 /4 ib	AND r/m8,imm8
o16 81 /4 iw	AND r/m16,imm16
o32 81 /4 id	AND r/m32,imm32
o16 83 /4 ib	AND r/m16,imm8
o32 83 /4 ib	AND r/m32,imm8
24 ib	AND AL,imm8
o16 25 iw	AND AX,imm16
o32 25 id	AND EAX,imm32
66 0F 54 /r	ANDPD xmmreg,r/m128
0F 54 /r	ANDPS xmmreg,r/m128
66 0F 55 /r	ANDNPD xmmreg,r/m128
0F 55 /r	ANDNPS xmmreg,r/m128
63 /r	ARPL r/m16,reg16
66 0F 3A 0D C1 00	BLENDPD xmm0,xmm1,0x0
66 0F 3A 0C 01 00	BLENDPS xmm0,XMMWORD PTR [rcx],0x0
66 0F 3A 0C C1 00	BLENDPS xmm0,xmm1,0x0
66 0F 38 15 01	BLENDVPD xmm0,XMMWORD PTR [rcx],xmm0
66 0F 38 15 C1	BLENDVPD xmm0,xmm1,xmm0
66 0F 38 14 01	BLENDVPS xmm0,XMMWORD PTR [rcx],xmm0
66 0F 38 14 C1	BLENDVPS xmm0,xmm1,xmm0
o16 62 /r	BOUND reg16,mem16:16
o32 62 /r	BOUND reg32,mem32:32
o16 0F BC /r	BSF reg16,r/m16
o32 0F BC /r	BSF reg32,r/m32
o16 0F BD /r	BSR reg16,r/m16
o32 0F BD /r	BSR reg32,r/m32
o32 0F C8+r	BSWAP reg32
o16 0F A3 /r	BT r/m16,reg16
o32 0F A3 /r	BT r/m32,reg32
o16 0F BA /4 ib	BT r/m16,imm8
o32 0F BA /4 ib	BT r/m32,imm8
o16 0F BB /r	BTC r/m16,reg16
o32 0F BB /r	BTC r/m32,reg32
o16 0F BA /7 ib	BTC r/m16,imm8
o32 0F BA /7 ib	BTC r/m32,imm8
o16 0F B3 /r	BTR r/m16,reg16
o32 0F B3 /r	BTR r/m32,reg32
o16 0F BA /6 ib	BTR r/m16,imm8
o32 0F BA /6 ib	BTR r/m32,imm8
o16 0F AB /r	BTS r/m16,reg16
o32 0F AB /r	BTS r/m32,reg32
o16 0F BA /5 ib	BTS r/m16,imm
o32 0F BA /5 ib	BTS r/m32,imm
E8 rw/rd	CALL imm
o16 9A iw iw	CALL imm:imm16
o32 9A id iw	CALL imm:imm32
o16 FF /3	CALL FAR mem16
o32 FF /3	CALL FAR mem32
o16 FF /2	CALL r/m16
o32 FF /2	CALL r/m32
o16 98	CBW
o16 99	CWD
o32 99	CDQ
o64 98	CDQE
F8	CLC
FC	CLD
0F AE /7	CLFLUSH m8
FA	CLI
0F 06	CLTS
F5	CMC
0F 47 /r	CMOVA r16/32,r/m16/32
0F 43 /r	CMOVAE r16/32,r/m16/32
0F 42 /r	CMOVB r16/32,r/m16/32
0F 46 /r	CMOVBE r16/32,r/m16/32
0F 42 /r	CMOVC r16/32,r/m16/32
0F 44 /r	CMOVE r16/32,r/m16/32
0F 4F /r	CMOVG r16/32,r/m16/32
0F 4D /r	CMOVGE r16/32,r/m16/32
0F 4C /r	CMOVL r16/32,r/m16/32
0F 4E /r	CMOVLE r16/32,r/m16/32
0F 46 /r	CMOVNA r16/32,r/m16/32
0F 42 /r	CMOVNAE r16/32,r/m16/32
0F 43 /r	CMOVNB r16/32,r/m16/32
0F 47 /r	CMOVNBE r16/32,r/m16/32
0F 43 /r	CMOVNC r16/32,r/m16/32
0F 45 /r	CMOVNE r16/32,r/m16/32
0F 4E /r	CMOVNG r16/32,r/m16/32
0F 4C /r	CMOVNGE r16/32,r/m16/32
0F 4D /r	CMOVNL r16/32,r/m16/32
0F 4F /r	CMOVNLE r16/32,r/m16/32
0F 41 /r	CMOVNO r16/32,r/m16/32
0F 4B /r	CMOVNP r16/32,r/m16/32
0F 49 /r	CMOVNS r16/32,r/m16/32
0F 45 /r	CMOVNZ r16/32,r/m16/32
0F 40 /r	CMOVO r16/32,r/m16/32
0F 4A /r	CMOVP r16/32,r/m16/32
0F 4A /r	CMOVPE r16/32,r/m16/32
0F 4B /r	CMOVPO r16/32,r/m16/32
0F 48 /r	CMOVS r16/32,r/m16/32
0F 44 /r	CMOVZ r16/32,r/m16/32
38 /r	CMP r/m8,reg8
o16 39 /r	CMP r/m16,reg16
o32 39 /r	CMP r/m32,reg32
3A /r	CMP reg8,r/m8
o16 3B /r	CMP reg16,r/m16
o32 3B /r	CMP reg32,r/m32
80 /7 ib	CMP r/m8,imm8
o16 81 /7 iw	CMP r/m16,imm16
o32 81 /7 id	CMP r/m32,imm32
o16 83 /7 ib	CMP r/m16,imm8
o32 83 /7 ib	CMP r/m32,imm8
3C ib	CMP AL,imm8
o16 3D iw	CMP AX,imm16
o32 3D id	CMP EAX,imm32
66 0F C2 /r 00	CMPEQPD xmmreg,r/m128
0F C2 /r 00	CMPEQPS xmmreg,r/m128
F2 0F C2 /r 00	CMPEQSD xmmreg,xmmreg/m64
F3 0F C2 /r 00	CMPEQSS xmmreg,xmmreg/m32
66 0F C2 /r 02	CMPLEPD xmmreg,r/m128
0F C2 /r 02	CMPLEPS xmmreg,r/m128
F3 0F C2 /r 02	CMPLESS xmmreg,xmmreg/m32
F2 0F C2 /r 02	CMPLESD xmmreg,xmmreg/m64
0F C2 /r 01	CMPLTPS xmmreg,r/m128
66 0F C2 /r 01	CMPLTPD xmmreg,r/m128
F2 0F C2 /r 01	CMPLTSD xmmreg,xmmreg/m64
F3 0F C2 /r 01	CMPLTSS xmmreg,xmmreg/m32
66 0F C2 /r 04	CMPNEQPD xmmreg,r/m128
0F C2 /r 04	CMPNEQPS xmmreg,r/m128
66 0F C2 /r 06	CMPNLEPD xmmreg,r/m128
0F C2 /r 06	CMPNLEPS xmmreg,r/m128
66 0F C2 /r 05	CMPNLTPD xmmreg,r/m128
0F C2 /r 05	CMPNLTPS xmmreg,r/m128
66 0F C2 /r 07	CMPORDPD xmmreg,r/m128
0F C2 /r 07	CMPORDPS xmmreg,r/m128
66 0F C2 /r ib	CMPPD xmmreg,r/m128,imm8
0F C2 /r ib	CMPPS xmmreg,r/m128,imm8
66 0F C2 /r 03	CMPUNORDPD xmmreg,r/m128
0F C2 /r 03	CMPUNORDPS xmmreg,r/m128
F3 0F C2 /r 04	CMPNEQSS xmmreg,xmmreg/m32
F3 0F C2 /r 06	CMPNLESS xmmreg,xmmreg/m32
F3 0F C2 /r 05	CMPNLTSS xmmreg,xmmreg/m32
F3 0F C2 /r 07	CMPORDSS xmmreg,xmmreg/m32
A6	CMPSB
o32 A7	CMPSD
o64 A7	CMPSQ
F3 0F C2 /r ib	CMPSS xmmreg,xmmreg/m32,imm8
o16 A7	CMPSW
F2 0F C2 /r 04	CMPNEQSD xmmreg,xmmreg/m64
F2 0F C2 /r 06	CMPNLESD xmmreg,xmmreg/m64
F2 0F C2 /r 05	CMPNLTSD xmmreg,xmmreg/m64
F2 0F C2 /r 07	CMPORDSD xmmreg,xmmreg/m64
F2 0F C2 /r 03	CMPUNORDSD xmmreg,xmmreg/m64
F3 0F C2 /r 03	CMPUNORDSS xmmreg,xmmreg/m32
0F B0 /r	CMPXCHG r/m8,reg8
o16 0F B1 /r	CMPXCHG r/m16,reg16
o32 0F B1 /r	CMPXCHG r/m32,reg32
0F C7 /1	CMPXCHG8B m64
0F C7 /1	CMPXCHG16B
0F 2F /r	COMISS xmmreg,xmmreg/m32
66 0F 2F /r	COMISD xmmreg,xmmreg/m64
0F A2	CPUID
o64 99	CQO
F2 0F 38 F0 D9	CRC32 ebx,cl
66 F2 0F 38 F1 D9	CRC32 ebx,cx
F2 0F 38 F1 D9	CRC32 ebx,ecx
F2 0F 38 F0 19	CRC32 ebx,BYTE PTR [ecx]
66 F2 0F 38 F1 19	CRC32 ebx,WORD PTR [ecx]
F2 0F 38 F1 19	CRC32 ebx,DWORD PTR [ecx]
F3 0F E6 /r	CVTDQ2PD xmmreg,xmmreg/m64
0F 5B /r	CVTDQ2PS xmmreg,r/m128
F2 0F E6 /r	CVTPD2DQ xmmreg,r/m128
66 0F 2D /r	CVTPD2PI xmmreg,r/m128
66 0F 5A /r	CVTPD2PS xmmreg,r/m128
66 0F 2A /r	CVTPI2PD xmmreg,r/m64
0F 2A /r	CVTPI2PS xmmreg,r/m64
66 0F 5B /r	CVTPS2DQ xmmreg,r/m128
0F 5A /r	CVTPS2PD xmmreg,xmmreg/m64
0F 2D /r	CVTPS2PI mmxreg,xmmreg/mem64
F2 0F 2D /r	CVTSD2SI r32,xmmreg/m64
F2 0F 5A /r	CVTSD2SS xmmreg,xmmreg/m64
F2 0F 2A /r	CVTSI2SD xmmreg,r/m32
F3 0F 2A /r	CVTSI2SS xmmreg,r/m32
F3 0F 5A /r	CVTSS2SD xmmreg,xmmreg/m32
F3 0F 2D /r	CVTSS2SI reg32,xmmreg/m32
0F 2C /r	CVTTPD2PI mmxreg,r/m128
66 0F E6 /r	CVTTPD2DQ xmmreg,r/m128
F3 0F 5B /r	CVTTPS2DQ xmmreg,r/m128
0F 2C /r	CVTTPS2PI mmxreg,xmmreg/m64
F2 0F 2C /r	CVTTSD2SI r32,xmmreg/m64
F3 0F 2C /r	CVTTSS2SI r32,xmmreg/m32
99	CWD
o32 98	CWDE
27	DAA
2F	DAS
o16 48+r	DEC reg16
o32 48+r	DEC reg32
FE /1	DEC r/m8
o16 FF /1	DEC r/m16
o32 FF /1	DEC r/m32
F6 /6	DIV r/m8
o16 F7 /6	DIV r/m16
o32 F7 /6	DIV r/m32
66 0F 5E /r	DIVPD xmmreg,r/m128
0F 5E /r	DIVPS xmmreg,r/m128
F2 0F 5E /r	DIVSD xmmreg,xmmreg/m64
F3 0F 5E /r	DIVSS xmmreg,xmmreg/m32
66 0F 3A 41 01 00	DPPD xmm0,XMMWORD PTR [rcx],0x0
66 0F 3A 41 C1 00	DPPD xmm0,xmm1,0x0
66 0F 3A 40 01 00	DPPS xmm0,XMMWORD PTR [rcx],0x0
0F 77	EMMS
C8 iw ib	ENTER imm,imm
D8h xxh	ESC 0
D9h xxh	ESC 1
DAh xxh	ESC 2
DBh xxh	ESC 3
DCh xxh	ESC 4
DDh xxh	ESC 5
DEh xxh	ESC 6
DFh xxh	ESC 7
66 0F 79 CA	EXTRQ xmm2,xmm1
66 0F 78 C1 02 04	EXTRQ \$0x4,\$0x2,xmm1
D9 F0	F2XM1
D9 E1	FABS
D8 /0	FADD m32
DC /0	FADD m64
D8 C0+r	FADD fpureg
D8 C0+r	FADD ST0,fpureg
DC C0+r	FADD TO fpureg
DC C0+r	FADD fpureg,ST0
DE C0+r	FADDP fpureg
DE C0+r	FADDP fpureg,ST0
D9 F2	FATAN
DF /4	FBLD m80
DF /6	FBSTP m80
D9 E0	FCHS
9B DB E2	FCLEX
DA C0+r	FCMOVB fpureg
DA C0+r	FCMOVB ST0,fpureg
DA D0+r	FCMOVBE fpureg
DA D0+r	FCMOVBE ST0,fpureg
DA C8+r	FCMOVE fpureg
DA C8+r	FCMOVE ST0,fpureg
DB C0+r	FCMOVNB fpureg
DB C0+r	FCMOVNB ST0,fpureg
DB D0+r	FCMOVNBE fpureg
DB D0+r	FCMOVNBE ST0,fpureg
DB C8+r	FCMOVNE fpureg
DB C8+r	FCMOVNE ST0,fpureg
DB D8+r	FCMOVNU fpureg
DB D8+r	FCMOVNU ST0,fpureg
DA D8+r	FCMOVU fpureg
DA D8+r	FCMOVU ST0,fpureg
D8 /2	FCOM m32
DC /2	FCOM m64
D8 D0+r	FCOM fpureg
D8 D0+r	FCOM ST0,fpureg
D8 /3	FCOMP m32
DC /3	FCOMP m64
D8 D8+r	FCOMP fpureg
D8 D8+r	FCOMP ST0,fpureg
DE D9	FCOMPP
DB F0+r	FCOMI fpureg
DB F0+r	FCOMI ST0,fpureg
DF F0+r	FCOMIP fpureg
DF F0+r	FCOMIP ST0,fpureg
D9 FF	FCOS
D9 F6	FDECSTP
9B DB E1	FDISI
D8 /6	FDIV m32
DC /6	FDIV m64
D8 F0+r	FDIV fpureg
D8 F0+r	FDIV ST0,fpureg
DC F8+r	FDIV TO fpureg
DC F8+r	FDIV fpureg,ST0
D8 /0	FDIVR m32
DC /0	FDIVR m64
D8 F8+r	FDIVR fpureg
D8 F8+r	FDIVR ST0,fpureg
DC F0+r	FDIVR TO fpureg
DC F0+r	FDIVR fpureg,ST0
DE F8+r	FDIVP fpureg
DE F8+r	FDIVP fpureg,ST0
DE F0+r	FDIVRP fpureg
DE F0+r	FDIVRP fpureg,ST0
9B DB E0	FENI
DD C0+r	FFREE fpureg
DF C0+r	FFREEP fpureg
DE /0	FIADD m16
DA /0	FIADD m32
DE /2	FICOM m16
DA /2	FICOM m32
DE /3	FICOMP m16
DA /3	FICOMP m32
DE /6	FIDIV m16
DA /6	FIDIV m32
DE /0	FIDIVR m16
DA /0	FIDIVR m32
DF /0	FILD m16
DB /0	FILD m32
DF /5	FILD m64
DF /2	FIST m16
DB /2	FIST m32
DF /3	FISTP m16
DB /3	FISTP m32
DF /0	FISTP m64
DE /1	FIMUL m16
DA /1	FIMUL m32
D9 F7	FINCSTP
9B DB E3	FINIT
DE /4	FISUB m16
DA /4	FISUB m32
DE /5	FISUBR m16
DA /5	FISUBR m32
DF /1	FISTTP m16
DB /1	FISTTP m32
DD /1	FISTTP m64
D9 /0	FLD m32
DD /0	FLD m64
DB /5	FLD m80
D9 C0+r	FLD fpureg
D9 E8	FLD1
D9 EA	FLDL2E
D9 E9	FLDL2T
D9 EC	FLDLG2
D9 ED	FLDLN2
D9 EB	FLDPI
D9 EE	FLDZ
D9 /5	FLDCW m16
D9 /4	FLDENV mem
D8 /1	FMUL mem32
DC /1	FMUL mem64
D8 C8+r	FMUL fpureg
D8 C8+r	FMUL ST0,fpureg
DC C8+r	FMUL TO fpureg
DC C8+r	FMUL fpureg,ST0
DE C8+r	FMULP fpureg
DE C8+r	FMULP fpureg,ST0
DB E1	FNDISI
DB E0	FNENI
DB E2	FNCLEX
DB E3	FNINIT
D9 D0	FNOP
DD /6	FNSAVE mem
D9 F3	FPATAN
D9 F8	FPREM
D9 F5	FPREM1
D9 F2	FPTAN
D9 FC	FRNDINT
9B DD /6	FSAVE mem
DD /4	FRSTOR mem
D9 FD	FSCALE
DB E4	FSETPM
D9 FE	FSIN
D9 FB	FSINCOS
D9 FA	FSQRT
D9 /2	FST mem32
DD /2	FST mem64
DD D0+r	FST fpureg
D9 /3	FSTP mem32
DD /3	FSTP mem64
DB /0	FSTP mem80
DD D8+r	FSTP fpureg
9B D9 /0	FSTCW mem16
D9 /0	FNSTCW mem16
9B D9 /6	FSTENV mem
D9 /6	FNSTENV mem
9B DD /0	FSTSW mem16
9B DF E0	FSTSW AX
DD /0	FNSTSW mem16
DF E0	FNSTSW AX
D8 /4	FSUB mem32
DC /4	FSUB mem64
D8 E0+r	FSUB fpureg
D8 E0+r	FSUB ST0,fpureg
DC E8+r	FSUB TO fpureg
DC E8+r	FSUB fpureg,ST0
D8 /5	FSUBR mem32
DC /5	FSUBR mem64
D8 E8+r	FSUBR fpureg
D8 E8+r	FSUBR ST0,fpureg
DC E0+r	FSUBR TO fpureg
DC E0+r	FSUBR fpureg,ST0
DE E8+r	FSUBP fpureg
DE E8+r	FSUBP fpureg,ST0
DE E0+r	FSUBRP fpureg
DE E0+r	FSUBRP fpureg,ST0
D9 E4	FTST
DD E0+r	FUCOM fpureg
DD E0+r	FUCOM ST0,fpureg
DD E8+r	FUCOMP fpureg
DD E8+r	FUCOMP ST0,fpureg
DA E9	FUCOMPP
DB E8+r	FUCOMI fpureg
DB E8+r	FUCOMI ST0,fpureg
DF E8+r	FUCOMIP fpureg
DF E8+r	FUCOMIP ST0,fpureg
9B	FWAIT
D9 E5	FXAM
D9 C9	FXCH
D9 C8+r	FXCH fpureg
D9 C8+r	FXCH fpureg,ST0
D9 C8+r	FXCH ST0,fpureg
0F AE /1	FXRSTOR m512byte
0F AE /0	FXSAVE m512byte
D9 F4	FXTRACT
D9 F1	FYL2X
D9 F9	FYL2XP1
66 0F 7C /r	HADDPD xmm1, xmm2/m128
F2 0F 7C /r	HADDPS xmm1, xmm2/m128
F4	HLT
66 0F 7D /r	HSUBPD xmm1, xmm2/m128
F2 0F 7D /r	HSUBPS xmm1, xmm2/m128
o16 0F A7 /r	IBTS r/m16,reg16
o32 0F A7 /r	IBTS r/m32,reg32
F1	ICEBP
F6 /7	IDIV r/m8
o16 F7 /7	IDIV r/m16
o32 F7 /7	IDIV r/m32
F6 /5	IMUL r/m8
o16 F7 /5	IMUL r/m16
o32 F7 /5	IMUL r/m32
o16 0F AF /r	IMUL reg16,r/m16
o32 0F AF /r	IMUL reg32,r/m32
o16 6B /r ib	IMUL reg16,imm8
o16 69 /r iw	IMUL reg16,imm16
o32 6B /r ib	IMUL reg32,imm8
o32 69 /r id	IMUL reg32,imm32
o16 6B /r ib	IMUL reg16,r/m16,imm8
o16 69 /r iw	IMUL reg16,r/m16,imm16
o32 6B /r ib	IMUL reg32,r/m32,imm8
o32 69 /r id	IMUL reg32,r/m32,imm32
E4 ib	IN AL,imm8
o16 E5 ib	IN AX,imm8
o32 E5 ib	IN EAX,imm8
EC	IN AL,DX
o16 ED	IN AX,DX
o32 ED	IN EAX,DX
o16 40+r	INC reg16
o32 40+r	INC reg32
FE /0	INC r/m8
o16 FF /0	INC r/m16
o32 FF /0	INC r/m32
6C	INSB
o16 6D	INSW
o32 6D	INSD
F2 0F 79 CA	INSERTQ xmm2,xmm1
CD ib	INT imm8
F1	INT1
F1	INT01
CC	INT3
CC	INT03
CE	INTO
0F 08	INVD
0F 01 /0	INVLPG mem
CF	IRET
o16 CF	IRETW
o32 CF	IRETD
77 cb	JA rel8
0F 87 cw/cd	JA rel16/32
73 cb	JAE rel8
0F 83 cw/cd	JAE rel16/32
72 cb	JB rel8
0F 82 cw/cd	JB rel16/32
76 cb	JBE rel8
0F 86 cw/cd	JBE rel16/32
72 cb	JC rel8
0F 82 cw/cd	JC rel16/32
o16 E3 rb	JCXZ imm
o32 E3 rb	JECXZ imm
74 cb	JE rel8
0F 84 cw/cd	JE rel16/32
7F cb	JG rel8
0F 8F cw/cd	JG rel16/32
7D cb	JGE rel8
7C cb	JL rel8
7E cb	JLE rel8
E9 rw/rd	JMP imm
EB rb	JMP SHORT imm
o16 EA iw iw	JMP imm:imm16
o32 EA id iw	JMP imm:imm32
o16 FF /5	JMP FAR mem
o32 FF /5	JMP FAR mem
o16 FF /4	JMP r/m16
o32 FF /4	JMP r/m32
76 cb	JNA rel8
72 cb	JNAE rel8
73 cb	JNB rel8
77 cb	JNBE rel8
73 cb	JNC rel8
75 cb	JNE rel8
7E cb	JNG rel8
7C cb	JNGE rel8
7D cb	JNL rel8
7F cb	JNLE rel8
71 cb	JNO rel8
7B cb	JNP rel8
79 cb	JNS rel8
75 cb	JNZ rel8
70 cb	JO rel8
7A cb	JP rel8
7A cb	JPE rel8
7B cb	JPO rel8
78 cb	JS rel8
74 cb	JZ rel8
0F 84 cw/cd	JZ rel16/32
9F	LAHF
o16 0F 02 /r	LAR reg16,r/m16
o32 0F 02 /r	LAR reg32,r/m32
F2 0F F0 /r	LDDQU xmm, mem
0F AE /2	LDMXCSR mem32
o16 C5 /r	LDS reg16,mem
o32 C5 /r	LDS reg32,mem
o16 8D /r	LEA reg16,mem
o32 8D /r	LEA reg32,mem
C9	LEAVE
o16 C4 /r	LES reg16,mem
o32 C4 /r	LES reg32,mem
0F AE /5	LFENCE
o16 0F B4 /r	LFS reg16,mem
o32 0F B4 /r	LFS reg32,mem
o16 0F B5 /r	LGS reg16,mem
o32 0F B5 /r	LGS reg32,mem
0F 01 /2	LGDT mem
0F 01 /3	LIDT mem
0F 00 /2	LLDT r/m16
0F 01 /6	LMSW r/m16
0F 07	LOADALL
0F 05	LOADALL286
AC	LODSB
o16 AD	LODSW
o32 AD	LODSD
E2 rb	LOOP imm
a16 E2 rb	LOOP imm,CX
a32 E2 rb	LOOP imm,ECX
E1 rb	LOOPE imm
a16 E1 rb	LOOPE imm,CX
a32 E1 rb	LOOPE imm,ECX
E1 rb	LOOPZ imm
a16 E1 rb	LOOPZ imm,CX
a32 E1 rb	LOOPZ imm,ECX
E0 rb	LOOPNE imm
a16 E0 rb	LOOPNE imm,CX
a32 E0 rb	LOOPNE imm,ECX
E0 rb	LOOPNZ imm
a16 E0 rb	LOOPNZ imm,CX
a32 E0 rb	LOOPNZ imm,ECX
o16 0F 03 /r	LSL reg16,r/m16
o32 0F 03 /r	LSL reg32,r/m32
o16 0F B2 /r	LSS reg16,mem
o32 0F B2 /r	LSS reg32,mem
0F 00 /3	LTR r/m16
F3 0F BD 19	LZCNT (ecx),ebx
F3 66 0F BD 19	LZCNT (ecx),bx
66 F3 0F BD 19	LZCNT (ecx),bx
F3 0F BD D9	LZCNT ecx,ebx
F3 66 0F BD D9	LZCNT cx,bx
66 F3 0F BD D9	LZCNT cx,bx
0F F7 /r	MASKMOVQ mmxreg,mmxreg
66 0F F7 /r	MASKMOVDQU xmmreg,xmmreg
0F 5F /r	MAXPS xmmreg,r/m128
66 0F 5F /r	MAXPD xmmreg,r/m128
F3 0F 5F /r	MAXSS xmmreg,xmmreg/m32
F2 0F 5F /r	MAXSD xmmreg,xmmreg/m64
0F AE /r	MFENCE
0F 5D /r	MINPS xmmreg,r/m128
66 0F 5D /r	MINPD xmmreg,r/m128
F3 0F 5D /r	MINSS xmmreg,xmmreg/m3
F2 0F 5D /r	MINSD xmmreg,xmmreg/m64
0F 01 C8	MONITOR
88 /r	MOV r/m8,reg8
o16 89 /r	MOV r/m16,reg16
o32 89 /r	MOV r/m32,reg32
8A /r	MOV reg8,r/m8
o16 8B /r	MOV reg16,r/m16
o32 8B /r	MOV reg32,r/m32
B0+r ib	MOV reg8,imm8
o16 B8+r iw	MOV reg16,imm16
o32 B8+r id	MOV reg32,imm32
C6 /0 ib	MOV r/m8,imm8
o16 C7 /0 iw	MOV r/m16,imm16
o32 C7 /0 id	MOV r/m32,imm32
A0 ow/od	MOV AL,memoffs8
o16 A1 ow/od	MOV AX,memoffs16
o32 A1 ow/od	MOV EAX,memoffs32
A2 ow/od	MOV memoffs8,AL
o16 A3 ow/od	MOV memoffs16,AX
o32 A3 ow/od	MOV memoffs32,EAX
o16 8C /r	MOV r/m16,segreg
o32 8C /r	MOV r/m32,segreg
o16 8E /r	MOV segreg,r/m16
o32 8E /r	MOV segreg,r/m32
0F 20 /r	MOV reg32,CR0/2/3/4
0F 21 /r	MOV reg32,DR0/1/2/3/6/7
0F 24 /r	MOV reg32,TR3/4/5/6/7
0F 22 /r	MOV CR0/2/3/4,reg32
0F 23 /r	MOV DR0/1/2/3/6/7,reg32
0F 26 /r	MOV TR3/4/5/6/7,reg32
0F 28 /r	MOVAPS xmmreg,r/m128
0F 29 /r	MOVAPS r/m128,xmmreg
66 0F 28 /r	MOVAPD xmmreg,r/m128
66 0F 29 /r	MOVAPD r/m128,xmmreg
0F 6E /r	MOVD mmxreg,r/m32
0F 7E /r	MOVD r/m32,mmxreg
66 0F 6E /r	MOVD xmmreg,reg32
66 0F 7E /r	MOVD r/m32,xmmreg
F2 0F 12 /r	MOVDDUP xmm1, xmm2/m64
66 0F 6F /r	MOVDQA xmmreg,r/m128
66 0F 7F /r	MOVDQA r/m128,xmmreg
F3 0F 6F /r	MOVDQU xmmreg,r/m128
F3 0F 7F /r	MOVDQU r/m128,xmmreg
F2 0F D6 /r	MOVDQ2Q mmxreg,xmmreg
0F 16 /r	MOVLHPS xmmreg,xmmreg
0F 16 /r	MOVHPS xmmreg,mem64
0F 17 /r	MOVHPS mem64,xmmreg
66 0F 16 /r	MOVHPD xmmreg,mem64
66 0F 17 /r	MOVHPD mem64,xmmreg
OF 12 /r	MOVHLPS xmmreg,xmmreg
0F 12 /r	MOVLPS xmmreg,mem64
0F 13 /r	MOVLPS mem64,xmmreg
66 0F 12 /r	MOVLPD xmmreg,mem64
66 0F 13 /r	MOVLPD mem64,xmmreg
0F 50 /r	MOVMSKPS r32,xmmreg
66 0F 50 /r	MOVMSKPD r32,xmmreg
66 0F E7 /r	MOVNTDQ m128,xmmreg
0F C3 /r	MOVNTI m32,r32
0F 2B /r	MOVNTPS m128,xmmreg
66 0F 2B /r	MOVNTPD m128,xmmreg
0F E7 /r	MOVNTQ m64,mmxreg
F2 0F 2B 09	MOVNTSD xmm1,(ecx)
F3 0F 2B 09	MOVNTSS xmm1,(ecx)
0F 6F /r	MOVQ mmxreg,r/m64
0F 7F /r	MOVQ r/m64,mmxreg
F3 0F 7E	MOVQ xmmreg,xmmreg/m64
66 0F D6	MOVQ xmmreg/m64,xmmreg
F3 0F D6 /r	MOVQ2DQ xmmreg,mmreg
A4	MOVSB
F3 0F 16 /r	MOVSHDUP xmm1, xmm2/m128
F3 0F 12 /r	MOVSLDUP xmm1, xmm2/m128
o16 A5	MOVSW
o32 A5	MOVSD
o64 A5	MOVSQ
F3 0F 10 /r	MOVSS xmmreg,xmmreg/m32
F3 0F 11 /r	MOVSS xmmreg/m32,xmmreg
F2 0F 10 /r	MOVSD xmmreg,xmmreg/m64
F2 0F 11 /r	MOVSD xmmreg/m64,xmmreg
o16 0F BE /r	MOVSX reg16,r/m8
o32 0F BE /r	MOVSX reg32,r/m8
o32 0F BF /r	MOVSX reg32,r/m16
0F 10 /r	MOVUPS xmmreg,r/m128
0F 11 /r	MOVUPS r/m128,xmmreg
66 0F 10 /r	MOVUPD xmmreg,r/m128
66 0F 11 /r	MOVUPD r/m128,xmmreg
o16 0F B6 /r	MOVZX reg16,r/m8
o32 0F B6 /r	MOVZX reg32,r/m8
o32 0F B7 /r	MOVZX reg32,r/m16
66 0F 3A 42 C1 00	MPSADBW xmm0,xmm1,0x0
F6 /4	MUL r/m8
o16 F7 /4	MUL r/m16
o32 F7 /4	MUL r/m32
0F 59 /r	MULPS xmmreg,r/m128
66 0F 59 /r	MULPD xmmreg,r/m128
F3 0F 59 /r	MULSS xmmreg,xmmreg/m32
F2 0F 59 /r	MULSD xmmreg,xmmreg/m64
0F 01 C9	MWAIT
F6 /3	NEG r/m8
o16 F7 /3	NEG r/m16
o32 F7 /3	NEG r/m32
90	NOP
F6 /2	NOT r/m8
o16 F7 /2	NOT r/m16
o32 F7 /2	NOT r/m32
08 /r	OR r/m8,reg8
o16 09 /r	OR r/m16,reg16
o32 09 /r	OR r/m32,reg32
0A /r	OR reg8,r/m8
o16 0B /r	OR reg16,r/m16
o32 0B /r	OR reg32,r/m32
80 /1 ib	OR r/m8,imm8
o16 81 /1 iw	OR r/m16,imm16
o32 81 /1 id	OR r/m32,imm32
o16 83 /1 ib	OR r/m16,imm8
o32 83 /1 ib	OR r/m32,imm8
0C ib	OR AL,imm8
o16 0D iw	OR AX,imm16
o32 0D id	OR EAX,imm32
0F 56 /r	ORPS xmmreg,r/m128
66 0F 56 /r	ORPD xmmreg,r/m128
E6 ib	OUT imm8,AL
o16 E7 ib	OUT imm8,AX
o32 E7 ib	OUT imm8,EAX
EE	OUT DX,AL
o16 EF	OUT DX,AX
o32 EF	OUT DX,EAX
6E	OUTSB
o16 6F	OUTSW
o32 6F	OUTSD
0F 38 1C/r	PABSB mmxreg,r/m128
66 0F 38 1C/r	PABSB xmmreg,r/m128
0F 38 1E/r	PABSD mmxreg,r/m128
66 0F 38 1E/r	PABSD xmmreg,r/m128
0F 38 1D/r	PABSW mmxreg,r/m128
66 0F 38 1D/r	PABSW xmmreg,r/m128
0F 63 /r	PACKSSWB mmxreg,r/m64
66 0F 63 /r	PACKSSWB xmmreg,r/m128
0F 6B /r	PACKSSDW mmxreg,r/m64
66 0F 6B /r	PACKSSDW xmmreg,r/m128
0F 67 /r	PACKUSWB mmxreg,r/m64
66 0F 67 /r	PACKUSWB xmmreg,r/m128
0F FC /r	PADDB mmxreg,r/m64
66 0F FC /r	PADDB xmmreg,r/m128
0F FD /r	PADDW mmxreg,r/m64
66 0F FD /r	PADDW xmmreg,r/m128
0F FE /r	PADDD mmxreg,r/m64
66 0F FE /r	PADDD xmmreg,r/m128
0F D4 /r	PADDQ mmxreg,r/m64
66 0F D4 /r	PADDQ xmmreg,r/m128
0F EC /r	PADDSB mmxreg,r/m64
66 0F EC /r	PADDSB xmmreg,r/m128
0F ED /r	PADDSW mmxreg,r/m64
66 0F ED /r	PADDSW xmmreg,r/m128
0F DC /r	PADDUSB mmxreg,r/m64
66 0F DC /r	PADDUSB xmmreg,r/m128
0F DD /r	PADDUSW mmxreg,r/m64
66 0F DD /r	PADDUSW xmmreg,r/m128
0f 3a 0f 01 /r	PALIGNR mmxreg,r/m64
66 0f 3a 0f 01 /r	PALINGR xmmreg,r/m128
0F DB /r	PAND mmxreg,r/m64
66 0F DB /r	PAND xmmreg,r/m128
0F DF /r	PANDN mmxreg,r/m64
66 0F DF /r	PANDN xmmreg,r/m128
F3 90	PAUSE
0F E0 /r	PAVGB mmxreg,r/m64
66 0F E0 /r	PAVGB xmmreg,r/m128
0F E3 /r	PAVGW mmxreg,r/m64
66 0F E3 /r	PAVGW xmmreg,r/m128
66 0F 38 10 01	PBLENDVB xmm0,XMMWORD PTR [rcx],xmm0
66 0F 38 10 C1	PBLENDVB xmm0,xmm1,xmm0
66 0F 3A 0E 01 00	PBLENDW xmm0,XMMWORD PTR [rcx],0x0
66 0F 3A 0E C1 00	PBLENDW xmm0,xmm1,0x0
0F 74 /r	PCMPEQB mmxreg,r/m64
66 0F 74 /r	PCMPEQB xmmreg,r/m128
0F 75 /r	PCMPEQW mmxreg,r/m64
66 0F 75 /r	PCMPEQW xmmreg,r/m128
0F 76 /r	PCMPEQD mmxreg,r/m64
66 0F 76 /r	PCMPEQD xmmreg,r/m128
66 0F 38 29 C1	PCMPEQQ xmm0,xmm1
66 0F 3A 61 01 00	PCMPESTRI xmm0,XMMWORD PTR [ecx],0x0
66 0F 3A 61 C1 00	PCMPESTRI xmm0,xmm1,0x0
66 0F 3A 60 01 01	PCMPESTRM xmm0,XMMWORD PTR [ecx],0x1
66 0F 3A 60 C1 01	PCMPESTRM xmm0,xmm1,0x1
0F 64 /r	PCMPGTB mmxreg,r/m64
66 0F 64 /r	PCMPGTB xmmreg,r/m128
0F 66 /r	PCMPGTD mmxreg,r/m64
66 0F 66 /r	PCMPGTD xmmreg,r/m128
66 0F 38 37 01	PCMPGTQ xmm0,XMMWORD PTR [ecx]
66 0F 38 37 C1	PCMPGTQ xmm0,xmm1
0F 65 /r	PCMPGTW mmxreg,r/m64
66 0F 65 /r	PCMPGTW xmmreg,r/m128
66 0F 3A 63 01 02	PCMPISTRI xmm0,XMMWORD PTR [ecx],0x2
66 0F 3A 63 C1 02	PCMPISTRI xmm0,xmm1,0x2
66 0F 3A 62 01 03	PCMPISTRM xmm0,XMMWORD PTR [ecx],0x3
66 0F 3A 62 C1 03	PCMPISTRM xmm0,xmm1,0x3
0F C5 /r ib	PEXTRW reg32,mmxreg,imm8
66 0F C5 /r ib	PEXTRW reg32,xmmreg,imm8
0F 38 02/r	PHADDD mmxreg,r/m64
66 0F 38 02/r	PHADDD xmmreg,r/m128
0F 38 01/r	PHADDW mmxreg,r/m64
66 0F 38 01/r	PHADDW xmmreg,r/m128
0F 38 03/r	PHADDSW mmxreg,r/m64
66 0F 38 03/r	PHADDSW xmmreg,r/m128
0F 38 06/r	PHSUBD mmxreg,r/m64
66 0F 38 06/r	PHSUBD xmmreg,r/m128
0F 38 05/r	PHSUBW mmxreg,r/m64
66 0F 38 05/r	PHSUBW xmmreg,r/m128
0F 38 07/r	PHSUBSW mmxreg,r/m64
66 0F 38 07/r	PHSUBSW xmmreg,r/m128
0F C4 /r ib	PINSRW mmxreg,r32/m16,imm8
66 0F C4 /r ib	PINSRW xmmreg,r32/m16,imm8
0F 38 04/r	PMADDUBSW mmxreg,r/m64
66 0F 38 04/r	PMADDUBSW xmmreg,r/m128
0F F5 /r	PMADDWD mmxreg,r/m64
66 0F F5 /r	PMADDWD xmmreg,r/m128
0F EE /r	PMAXSW mmxreg,r/m64
66 0F EE /r	PMAXSW xmmreg,r/m128
0F DE /r	PMAXUB mmxreg,r/m64
66 0F DE /r	PMAXUB xmmreg,r/m128
0F EA /r	PMINSW mmxreg,r/m64
66 0F EA /r	PMINSW xmmreg,r/m128
0F DA /r	PMINUB mmxreg,r/m64
66 0F DA /r	PMINUB xmmreg,r/m128
0F D7 /r	PMOVMSKB reg32,mmxreg
66 0F D7 /r	PMOVMSKB reg32,xmmreg
0F 38 0B/r	PMULHRSW mmxreg,r/m64
66 0F 38 0B/r	PMULHRSW xmmreg,r/m128
0F E4 /r	PMULHUW mmxreg,r/m64
66 0F E4 /r	PMULHUW xmmreg,r/m128
0F E5 /r	PMULHW mmxreg,r/m64
66 0F E5 /r	PMULHW xmmreg,r/m128
0F D5 /r	PMULLW mmxreg,r/m64
66 0F D5 /r	PMULLW xmmreg,r/m128
0F F4 /r	PMULUDQ mmxreg,r/m64
66 0F F4 /r	PMULUDQ xmmreg,r/m128
o16 58+r	POP reg16
o32 58+r	POP reg32
o16 8F /0	POP r/m16
o32 8F /0	POP r/m32
1F	POP DS
7	POP ES
17	POP SS
0F A1	POP FS
0F A9	POP GS
61	POPA
o16 61	POPAW
o32 61	POPAD
9D	POPF
o16 9D	POPFW
o32 9D	POPFD
o64 9D	POPFQ
66 F3 0F B8 19	POPCNT bx,WORD PTR [ecx]
F3 0F B8 19	POPCNT ebx,DWORD PTR [ecx]
66 F3 0F B8 D9	POPCNT bx,cx
F3 0F B8 D9	POPCNT ebx,ecx
0F EB /r	POR mmxreg,r/m64
66 0F EB /r	POR xmmreg,r/m128
0F 18 /0	PREFETCHNTA mem
0F 18 /1	PREFETCHT0 mem
0F 18 /2	PREFETCHT1 mem
0F 18 /3	PREFETCHT2 mem
0F F6 /r	PSADBW mmxreg,r/m64
66 0F F6 /r	PSADBW xmmreg,r/m128
0F 38 00/r	PSHUFB mmxreg,r/m64
66 0F 38 00/r	PSHUFB xmmreg,r/m128
0F 70 /r ib	PSHUFW mmxreg,r/m64,imm8
F2 0F 70 /r ib	PSHUFLW xmmreg,r/m128,imm8
F3 0F 70 /r ib	PSHUFHW xmmreg,r/m128,imm8
66 0F 70 /r ib	PSHUFD xmmreg,r/m128,imm8
0F 38 08/r	PSIGNB mmxreg,r/m64
66 0F 38 08/r	PSIGNB xmmreg,r/m128
0F 38 0A/r	PSIGND mmxreg,r/m64
66 0F 38 0A/r	PSIGND xmmreg,r/m128
0F 38 09/r	PSIGNW mmxreg,r/m64
66 0F 38 09/r	PSIGNW xmmreg,r/m128
0F F1 /r	PSLLW mmxreg,r/m64
0F 71 /6 ib	PSLLW mmxreg,imm8
66 0F F1 /r	PSLLW xmmreg,r/m128
66 0F 71 /6 ib	PSLLW xmmreg,imm8
0F F2 /r	PSLLD mmxreg,r/m64
0F 72 /6 ib	PSLLD mmxreg,imm8
66 0F F2 /r	PSLLD xmmreg,r/m128
66 0F 72 /6 ib	PSLLD xmmreg,imm8
0F F3 /r	PSLLQ mmxreg,r/m64
0F 73 /6 ib	PSLLQ mmxreg,imm8
66 0F F3 /r	PSLLQ xmmreg,r/m128
66 0F 73 /6 ib	PSLLQ xmmreg,imm8
0F E1 /r	PSRAW mmxreg,r/m64
0F 71 /4 ib	PSRAW mmxreg,imm8
66 0F E1 /r	PSRAW xmmreg,r/m128
66 0F 71 /4 ib	PSRAW xmmreg,imm8
0F E2 /r	PSRAD mmxreg,r/m64
0F 72 /4 ib	PSRAD mmxreg,imm8
66 0F E2 /r	PSRAD xmmreg,r/m128
66 0F 72 /4 ib	PSRAD xmmreg,imm8
0F D1 /r	PSRLW mmxreg,r/m64
0F 71 /2 ib	PSRLW mmxreg,imm8
66 0F D1 /r	PSRLW xmmreg,r/m128
66 0F 71 /2 ib	PSRLW xmmreg,imm8
0F D2 /r	PSRLD mmxreg,r/m64
0F 72 /2 ib	PSRLD mmxreg,imm8
66 0F D2 /r	PSRLD xmmreg,r/m128
66 0F 72 /2 ib	PSRLD xmmreg,imm8
66 0F 73 /3 ib	PSRLDQ xmm1, imm8
0F D3 /r	PSRLQ mmxreg,r/m64
0F 73 /2 ib	PSRLQ mmxreg,imm8
66 0F D3 /r	PSRLQ xmmreg,r/m128
66 0F 73 /2 ib	PSRLQ xmmreg,imm8
0F 3A 0F/r	PSRMRG mmxreg,r/m64
66 0F 3A 0F/r	PSRMRG xmmreg,r/m128
0F F8 /r	PSUBB mmxreg,r/m64
66 0F F8 /r	PSUBB xmmreg,r/m128
0F F9 /r	PSUBW mmxreg,r/m64
66 0F F9 /r	PSUBW xmmreg,r/m128
0F FA /r	PSUBD mmxreg,r/m64
66 0F FA /r	PSUBD xmmreg,r/m128
0F E8 /r	PSUBSB mmxreg,r/m64
66 0F E8 /r	PSUBSB xmmreg,r/m128
0F E9 /r	PSUBSW mmxreg,r/m64
66 0F E9 /r	PSUBSW xmmreg,r/m128
0F D8 /r	PSUBUSB mmxreg,r/m64
66 0F D8 /r	PSUBUSB xmmreg,r/m128
0F D9 /r	PSUBUSW mmxreg,r/m64
66 0F D9 /r	PSUBUSW xmmreg,r/m128
0F 68 /r	PUNPCKHBW mmxreg,r/m64
66 0F 68 /r	PUNPCKHBW xmmreg,r/m128
0F 69 /r	PUNPCKHWD mmxreg,r/m64
66 0F 69 /r	PUNPCKHWD xmmreg,r/m128
0F 6A /r	PUNPCKHDQ mmxreg,r/m64
66 0F 6A /r	PUNPCKHDQ xmmreg,r/m128
66 0F 6D /r	PUNPCKHQDQ xmmreg,r/m128
0F 60 /r	PUNPCKLBW mmxreg,r/m64
66 0F 60 /r	PUNPCKLBW xmmreg,r/m128
0F 61 /r	PUNPCKLWD mmxreg,r/m64
66 0F 61 /r	PUNPCKLWD xmmreg,r/m128
0F 62 /r	PUNPCKLDQ mmxreg,r/m64
66 0F 62 /r	PUNPCKLDQ xmmreg,r/m128
66 0F 6C /r	PUNPCKLQDQ xmmreg,r/m128
o16 50+r	PUSH reg16
o32 50+r	PUSH reg32
o16 FF /6	PUSH r/m16
o32 FF /6	PUSH r/m32
0E	PUSH CS
1E	PUSH DS
6	PUSH ES
16	PUSH SS
0F A0	PUSH FS
0F A8	PUSH GS
6A ib	PUSH imm8
o16 68 iw	PUSH imm16
o32 68 id	PUSH imm32
60	PUSHA
o32 60	PUSHAD
o16 60	PUSHAW
9C	PUSHF
o32 9C	PUSHFD
o16 9C	PUSHFW
0F EF /r	PXOR mmxreg,r/m64
66 0F EF /r	PXOR xmmreg,r/m128
D0 /2	RCL r/m8,1
D2 /2	RCL r/m8,CL
C0 /2 ib	RCL r/m8,imm8
o16 D1 /2	RCL r/m16,1
o16 D3 /2	RCL r/m16,CL
o16 C1 /2 ib	RCL r/m16,imm8
o32 D1 /2	RCL r/m32,1
o32 D3 /2	RCL r/m32,CL
o32 C1 /2 ib	RCL r/m32,imm8
D0 /3	RCR r/m8,1
D2 /3	RCR r/m8,CL
C0 /3 ib	RCR r/m8,imm8
o16 D1 /3	RCR r/m16,1
o16 D3 /3	RCR r/m16,CL
o16 C1 /3 ib	RCR r/m16,imm8
o32 D1 /3	RCR r/m32,1
o32 D3 /3	RCR r/m32,CL
o32 C1 /3 ib	RCR r/m32,imm8
0F 53 /r	RCPPS xmmreg,r/m128
F3 0F 53 /r	RCPSS xmmreg,xmmreg/m32
0F 32	RDMSR
0F 33	RDPMC
0F 31	RDTSC
F3 6C	REP INS r/m8,DX
F3 6D	REP INS r/m16,DX
F3 6D	REP INS r/m32,DX
F3 A4	REP MOVS m8,m8
F3 A5	REP MOVS m16,m16
F3 A5	REP MOVS m32,m32
F3 6E	REP OUTS DX,r/m8
F3 6F	REP OUTS DX,r/m16
F3 6F	REP OUTS DX,r/m32
F3 AC	REP LODS AL
F3 AD	REP LODS AX
F3 AD	REP LODS EAX
F3 AA	REP STOS m8
F3 AB	REP STOS m16
F3 AB	REP STOS m32
F3 A6	REPE CMPS m8,m8
F3 A7	REPE CMPS m16,m16
F3 A7	REPE CMPS m32,m32
F3 AE	REPE SCAS m8
F3 AF	REPE SCAS m16
F3 AF	REPE SCAS m32
F2 A6	REPNE CMPS m8,m8
F2 A7	REPNE CMPS m16,m16
F2 A7	REPNE CMPS m32,m32
F2 AE	REPNE SCAS m8
F2 AF	REPNE SCAS m16
F2 AF	REPNE SCAS m32
F3 A6	REPZ CMPS m8,m8
F3 A7	REPZ CMPS m16,m16
F3 A7	REPZ CMPS m32,m32
F3 AE	REPZ SCAS m8
F3 AF	REPZ SCAS m16
F3 AF	REPZ SCAS m32
F2 A6	REPNZ CMPS m8,m8
F2 A7	REPNZ CMPS m16,m16
F2 A7	REPNZ CMPS m32,m32
F2 AE	REPNZ SCAS m8
F2 AF	REPNZ SCAS m16
F2 AF	REPNZ SCAS m32
C3	RET
C2 iw	RET imm16
CB	RETF
CA iw	RETF imm16
C3	RETN
C2 iw	RETN imm16
D0 /0	ROL r/m8,1
D2 /0	ROL r/m8,CL
C0 /0 ib	ROL r/m8,imm8
o16 D1 /0	ROL r/m16,1
o16 D3 /0	ROL r/m16,CL
o16 C1 /0 ib	ROL r/m16,imm8
o32 D1 /0	ROL r/m32,1
o32 D3 /0	ROL r/m32,CL
o32 C1 /0 ib	ROL r/m32,imm8
D0 /1	ROR r/m8,1
D2 /1	ROR r/m8,CL
C0 /1 ib	ROR r/m8,imm8
o16 D1 /1	ROR r/m16,1
o16 D3 /1	ROR r/m16,CL
o16 C1 /1 ib	ROR r/m16,imm8
o32 D1 /1	ROR r/m32,1
o32 D3 /1	ROR r/m32,CL
o32 C1 /1 ib	ROR r/m32,imm8
0F AA	RSM
0F 52 /r	RSQRTPS xmmreg,r/m128
F3 0F 52 /r	RSQRTSS xmmreg,xmmreg/m32
9E	SAHF
D0 /4	SAL r/m8,1
D2 /4	SAL r/m8,CL
C0 /4 ib	SAL r/m8,imm8
o16 D1 /4	SAL r/m16,1
o16 D3 /4	SAL r/m16,CL
o16 C1 /4 ib	SAL r/m16,imm8
o32 D1 /4	SAL r/m32,1
o32 D3 /4	SAL r/m32,CL
o32 C1 /4 ib	SAL r/m32,imm8
D0 /7	SAR r/m8,1
D2 /7	SAR r/m8,CL
C0 /7 ib	SAR r/m8,imm8
o16 D1 /7	SAR r/m16,1
o16 D3 /7	SAR r/m16,CL
o16 C1 /7 ib	SAR r/m16,imm8
o32 D1 /7	SAR r/m32,1
o32 D3 /7	SAR r/m32,CL
o32 C1 /7 ib	SAR r/m32,imm8
D6	SALC
18 /r	SBB r/m8,reg8
o16 19 /r	SBB r/m16,reg16
o32 19 /r	SBB r/m32,reg32
1A /r	SBB reg8,r/m8
o16 1B /r	SBB reg16,r/m16
o32 1B /r	SBB reg32,r/m32
80 /3 ib	SBB r/m8,imm8
o16 81 /3 iw	SBB r/m16,imm16
o32 81 /3 id	SBB r/m32,imm32
o16 83 /3 ib	SBB r/m16,imm8
o32 83 /3 ib	SBB r/m32,imm8
1C ib	SBB AL,imm8
o16 1D iw	SBB AX,imm16
o32 1D id	SBB EAX,imm32
AE	SCASB
o16 AF	SCASW
o32 AF	SCASD
0F 97	SETA r/m8
0F 93	SETAE r/m8
0F 92	SETB r/m8
0F 96	SETBE r/m8
0F 92	SETC r/m8
0F 94	SETE r/m8
0F 9F	SETG r/m8
0F 9D	SETGE r/m8
0F 9C	SETL r/m8
0F 9E	SETLE r/m8
0F 96	SETNA r/m8
0F 92	SETNAE r/m8
0F 93	SETNB r/m8
0F 97	SETNBE r/m8
0F 93	SETNC r/m8
0F 95	SETNE r/m8
0F 9E	SETNG r/m8
0F 9C	SETNGE r/m8
0F 9D	SETNL r/m8
0F 9F	SETNLE r/m8
0F 91	SETNO r/m8
0F 9B	SETNP r/m8
0F 99	SETNS r/m8
0F 95	SETNZ r/m8
0F 90	SETO r/m8
0F 9A	SETP r/m8
0F 9A	SETPE r/m8
0F 9B	SETPO r/m8
0F 98	SETS r/m8
0F 94	SETZ r/m8
0F AE /7	SFENCE
0F 01 /0	SGDT mem
0F 01 /1	SIDT mem
0F 00 /0	SLDT r/m16
D0 /4	SHL r/m8,1
D2 /4	SHL r/m8,CL
C0 /4 ib	SHL r/m8,imm8
o16 D1 /4	SHL r/m16,1
o16 D3 /4	SHL r/m16,CL
o16 C1 /4 ib	SHL r/m16,imm8
o32 D1 /4	SHL r/m32,1
o32 D3 /4	SHL r/m32,CL
o32 C1 /4 ib	SHL r/m32,imm8
D0 /5	SHR r/m8,1
D2 /5	SHR r/m8,CL
C0 /5 ib	SHR r/m8,imm8
o16 D1 /5	SHR r/m16,1
o16 D3 /5	SHR r/m16,CL
o16 C1 /5 ib	SHR r/m16,imm8
o32 D1 /5	SHR r/m32,1
o32 D3 /5	SHR r/m32,CL
o32 C1 /5 ib	SHR r/m32,imm8
o16 0F A4 /r ib	SHLD r/m16,reg16,imm8
o32 0F A4 /r ib	SHLD r/m32,reg32,imm8
o16 0F A5 /r	SHLD r/m16,reg16,CL
o32 0F A5 /r	SHLD r/m32,reg32,CL
o16 0F AC /r ib	SHRD r/m16,reg16,imm8
o32 0F AC /r ib	SHRD r/m32,reg32,imm8
o16 0F AD /r	SHRD r/m16,reg16,CL
o32 0F AD /r	SHRD r/m32,reg32,CL
0F C6 /r ib	SHUFPS xmmreg,r/m128,imm8
66 0F C6 /r ib	SHUFPD xmmreg,r/m128,imm8
F1	SMI
0F 01 /4	SMSW r/m16
0F 51 /r	SQRTPS xmmreg,r/m128
66 0F 51 /r	SQRTPD xmmreg,r/m128
F3 0F 51 /r	SQRTSS xmmreg,xmmreg/m32
F2 0F 51 /r	SQRTSD xmmreg,xmmreg/m64
F9	STC
FD	STD
FB	STI
0F AE /3	STMXCSR mem32
AA	STOS,STOSB
o16 AB	STOSW
o32 AB	STOSD
o64 AB	STOSQ
0F 00 /1	STR r/m16
28 /r	SUB r/m8,reg8
o16 29 /r	SUB r/m16,reg16
o32 29 /r	SUB r/m32,reg32
2A /r	SUB reg8,r/m8
o16 2B /r	SUB reg16,r/m16
o32 2B /r	SUB reg32,r/m32
80 /5 ib	SUB r/m8,imm8
o16 81 /5 iw	SUB r/m16,imm16
o32 81 /5 id	SUB r/m32,imm32
o16 83 /5 ib	SUB r/m16,imm8
o32 83 /5 ib	SUB r/m32,imm8
2C ib	SUB AL,imm8
o16 2D iw	SUB AX,imm16
o32 2D id	SUB EAX,imm32
0F 5C /r	SUBPS xmmreg,r/m128
66 0F 5C /r	SUBPD xmmreg,r/m128
F3 0F 5C /r	SUBSS xmmreg,xmmreg/m32
F2 0F 5C /r	SUBSD xmmreg,xmmreg/m64
0F 01 F8	SWAPGS
0F 05	SYSCALL
0F 34	SYSENTER
0F 36	SYSEXIT
0F 07	SYSRET
84 /r	TEST r/m8,reg8
o16 85 /r	TEST r/m16,reg16
o32 85 /r	TEST r/m32,reg32
F6 /7 ib	TEST r/m8,imm8
o16 F7 /7 iw	TEST r/m16,imm16
o32 F7 /7 id	TEST r/m32,imm32
A8 ib	TEST AL,imm8
o16 A9 iw	TEST AX,imm16
o32 A9 id	TEST EAX,imm32
0F 2E /r	UCOMISS xmmreg,xmmreg/mem32
66 0F 2E /r	UCOMISD xmmreg,xmmreg/mem64
0F B9	UD1
0F 0B	UD2
0F 10 /r	UMOV r/m8,reg8
o16 0F 11 /r	UMOV r/m16,reg16
o32 0F 11 /r	UMOV r/m32,reg32
0F 12 /r	UMOV reg8,r/m8
o16 0F 13 /r	UMOV reg16,r/m16
o32 0F 13 /r	UMOV reg32,r/m32
0F 15 /r	UNPCKHPS xmmreg,r/m128
66 0F 15 /r	UNPCKHPD xmmreg,r/m128
0F 14 /r	UNPCKLPS xmmreg,r/m128
66 0F 14 /r	UNPCKLPD xmmreg,r/m128
0F 00 /4	VERR r/m16
0F 00 /5	VERW r/m16
9B	WAIT
0F 09	WBINVD
0F 30	WRMSR
0F C0 /r	XADD r/m8,reg8
o16 0F C1 /r	XADD r/m16,reg16
o32 0F C1 /r	XADD r/m32,reg32
o16 0F A6 /r	XBTS reg16,r/m16
o32 0F A6 /r	XBTS reg32,r/m32
86 /r	XCHG reg8,r/m8
o16 87 /r	XCHG reg16,r/m8
o32 87 /r	XCHG reg32,r/m32
86 /r	XCHG r/m8,reg8
o16 87 /r	XCHG r/m16,reg16
o32 87 /r	XCHG r/m32,reg32
o16 90+r	XCHG AX,reg16
o32 90+r	XCHG EAX,reg32
o16 90+r	XCHG reg16,AX
o32 90+r	XCHG reg32,EAX
D7	XLATB
30 /r	XOR r/m8,reg8
o16 31 /r	XOR r/m16,reg16
o32 31 /r	XOR r/m32,reg32
32 /r	XOR reg8,r/m8
o16 33 /r	XOR reg16,r/m16
o32 33 /r	XOR reg32,r/m32
80 /6 ib	XOR r/m8,imm8
o16 81 /6 iw	XOR r/m16,imm16
o32 81 /6 id	XOR r/m32,imm32
o16 83 /6 ib	XOR r/m16,imm8
o32 83 /6 ib	XOR r/m32,imm8
34 ib	XOR AL,imm8
o16 35 iw	XOR AX,imm16
o32 35 id	XOR EAX,imm32
0F 57 /r	XORPS xmmreg,r/m128
66 0F 57 /r	XORPD xmmreg,r/m128